



open source
hardware

PL1

AVSS

SRB

N1P

N2P

N3P

N4P

N5P

N6P

N7P

N8P

BIAS

AGND

AVDD

R1

R2

R3

R4

U6

C16

R5

C19

C15

BIAS_INV

ZC

AGND

C38

R7

C42

D1

PC

OFF

BLE

DVDD

GND

H180

BCK

R8T

C1

C6

C2

C7

CLK

MOB1

C82

J1

R12

D8

V3 - 8

U7

C12

C14

C20

C23

X1

C27

C26

5V

R8T

U8

A7

A6

A5

A4

A3

A2

A1

A0

A8

A7

A6

A5

A4

A3

A2

A1

A0

A8

A7

A6

A5

A4

A3

A2

A1

A0

*U2

=

.

.

.

.

.

.

.

.

.

.

.

.

RFTX

RFRX

RFRST

GND

MISO

MOSI

SCLK

GND















